



ADuC824 Errata Sheet

- A. Настоящий документ представляет известные (выявленные) ошибки, аномалии и недочеты работы MicroConverter™ ADuC824 для данной редакции чипа.
- B. Настоящий документ годен для изделий, обозначенных следующим образом
- ADUC824BS
Штамп даты Логотип AD
Номер партии
- C. Analog Devices заверяет, что все ревизии кристалла направлены на улучшение его эксплуатационных характеристик. ADI гарантирует, что все будущие ревизии кристалла, тем не менее, сохраняют системно - программную совместимость с учетом настоящих рекомендаций.
- D. История версий (ревизий) описания ошибок и аномалий ADuC824:

Ревизия	Дата:	Уместность	Статус кристалла	Число ошибок
1.0	12/2000	все кристаллы с маркой ADuC824BS	выпущен	1 – 824_01

Оригинал : версия 1.00 [12/2000]
Перевод : версия 1.00 [06/2001]

Описание ошибок и аномалий

#824_01. Режим косвенной адресации:

Исходный текст: В режиме косвенной адресации в инструкции указывается регистр, содержащий адрес операнда, например:

```
MOV A, @R0.
```

В текущем кристалле: Следующие регистры специального назначения (SFR) не могут быть прочитаны с использованием режима косвенной адресации: ADCMODE, ADC0CON, ADC1CON, SF, ICON, PSMCON, ADCSTAT, ADC0L/M/H, ADC1L/H, OF0L/M/H, OF1L/H, GN0L/M/H, GN1L/H, DACL/H, DACCON.

Как обойти: Вместо исполнения инструкции с косвенной адресации, как:

```
MOV @Ri, ADCSTAT
```

Следует ее выполнять, как

```
MOV A, ADCSTAT  
MOV @Ri, A
```

Связанные вопросы: Чтение с использованием режима косвенной адресации для SFR, исключая перечисленные, работает корректно. Запись с использованием режима косвенной адресации для SFR, исключая перечисленные, работает корректно.